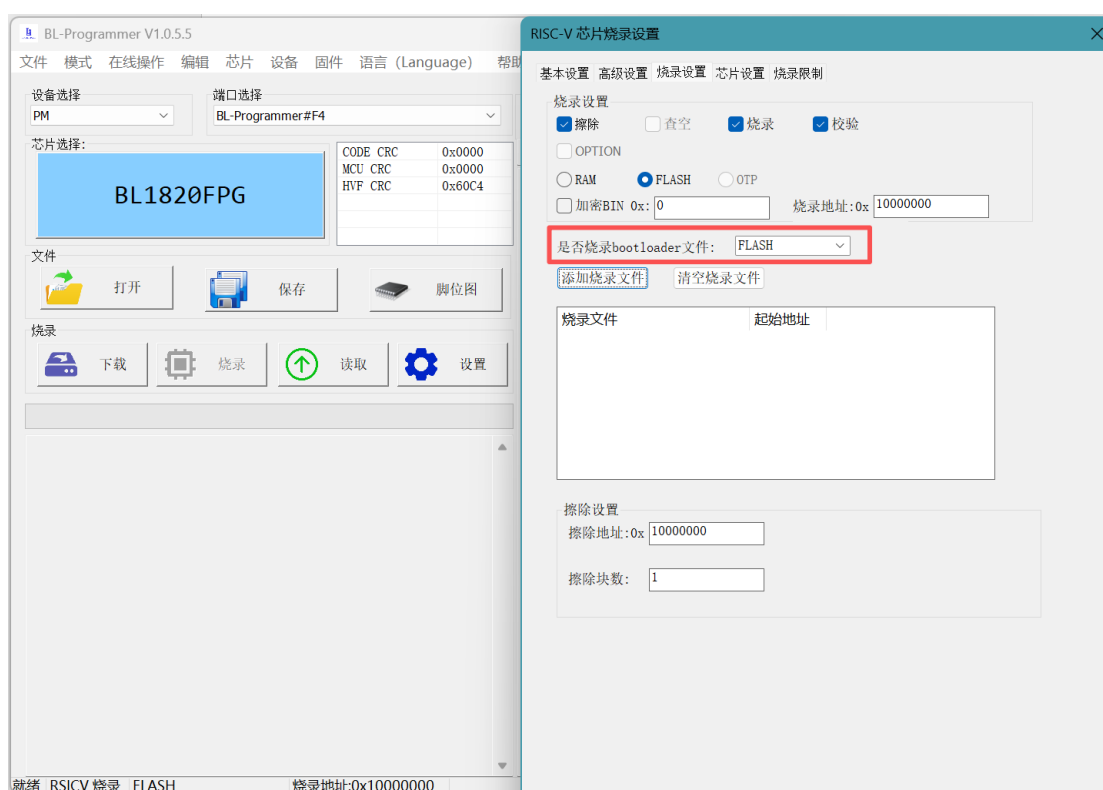


开发板编译流程



使用开发板前，需要按如上界面烧录flash版本的bootlader，烧录完成后，开发板重新上电后，可正常使用flash。Flash通信脚为CS – GP4，CLK – GP6，IO0 – GP8，IO1 – GP9

Flash工程文件需修改flash脚位为 CS – GP4，CLK – GP6，IO0 – GP8，IO1 – GP9，更新算法文件dl2flash_NoFlashInit.elf，再编译后进行串口烧录。

```
//原flash脚位 gpio10、12、14、15
// REG_WRT(0x40010208, QSPI_FLASH_FUNC_REG1_VAL);
// REG_WRT(0x4001020C, QSPI_FLASH_FUNC_REG2_VAL);
//更新flash脚位 gpio4、6、8、9
REG_WRT(0x40010204, QSPI_FLASH_FUNC_REG1_VAL);
REG_WRT(0x40010208, QSPI_FLASH_FUNC_REG2_VAL);

#define QSPI_FLASH_FUNC_REG1_VAL 0x00190000 //PIN 10
#define QSPI_FLASH_FUNC_REG2_VAL 0x19190019 //PIN 12,14,15

#define QSPI_FLASH_FUNC_REG1_VAL 0x00190019
#define QSPI_FLASH_FUNC_REG2_VAL 0x00001919
```

```
//flash通信脚位不休眠 gpio10、12、14、15
//define OMW_UNUSED_GPIO_MASK (0xC72BF8)
//define OMW_WHEN_SLEEP_GPIO_MASK (0xC72BF8)

//flash通信脚位不休眠 gpio4、6、8、9
#define OMW_UNUSED_GPIO_MASK (0xC7FCA8)
#define OMW_WHEN_SLEEP_GPIO_MASK (0xC7FCA8)
```

